Облікова картка ДіР

I. Загальні відомості

Державний обліковий номер: 0224U031709

Державний реєстраційний номер: 0119U002223

Особливі позначки: відкрита

Дата реєстрації: 06-06-2024

II. Етап виконання ДіР

Номер етапу: 1

Назва етапу: Розробити теоретичні основи та методи побудови високопродуктивних обчислювальних систем з розподіленою пам'яттю для задач машинного навчання, моделювання нейронних мереж

Початок етапу: 01.2019

Закінчення етапу: 12.2023

Вид звітного документа: Остаточний звіт

III. Відомості про виконавця ДіР

Повне найменування юридичної особи (або ПІБ фізичної особи): Інститут кібернетики імені В. М. Глушкова Національної академії наук України

Код за ЄДРПОУ: 05417176

Місцезнаходження: проспект Академіка Глушкова, буд. 40, м. Київ, 03187, Україна

Форма власності:

Сфера управління: Національна академія наук України

Ідентифікатор ROR: Не застосовується

Розмір організації:

Телефон: 380445262008, 380445264178

IV. Відомості про співвиконавців ДіР

V. Відомості про замовника ДіР

Повне найменування юридичної особи (або ПІБ фізичної особи): Національна академія наук України

Код за ЄДРПОУ: 00019270

Місцезнаходження: вул. Володимирська, буд. 54, м. Київ, 01601, Україна

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Розмір організації:

Телефон: 380442343243

VI. Джерела, напрями та обсяги фінансування ДіР

Підстава для проведення ДіР: 34 - договір (замовлення) з центральним органом виконавчої влади, академією наук (головними розпорядниками бюджетних коштів на проведення НДДКР)

Напрям фінансування: 2.1 - фундаментальні дослідження

Джерела фінансування

7713 - кошти держбюджету

Код програмної класифікації видатків і кредитування (КПКВК): 6541030

Фактичний обсяг фінансування (тис. грн.): 10506.631

VII. Відомості про ДіР

Назва роботи українською:

Розробити теоретичні основи та методи побудови високопродуктивних обчислювальних систем з розподіленою пам’яттю для задач машинного навчання, моделювання нейронних мереж

Назва роботи англійською:

Develop theory and methods of building high performance computing systems with distributed memory for machine learning and neural network modeling tasks.

Реферат українською:

Метою роботи є збільшення розмірності моделей і задачах машинного навчання за рахунок використання обчислювальних систем з розподіленою пам’яттю. Підвищення продуктивності обчислювальних систем з кластерною архітектурою у задачах штучного інтелекту. Завданням роботи є дослідження методів представлення надвеликих об’ємів даних, розробка математичних моделей і алгоритмів їх обробки у обчислювальних системах з кластерною архітектурою, експериментальне дослідження продуктивності алгоритмів тренування нейромереж та розробка спеціалізованої архітектури обчислювальних систем, оптимізованих для цієї предметної області. Розроблена архітектура гібридних обчислювальних вузлів, методи оптимізації паралельного навчання штучних нейронних мереж на високопродуктивних обчислювальних системах з кластерною архітектурою дозволяють створювати спеціалізовані високоефективні програмно-апаратні комплекси для вирішення задач моделювання на рівні кращих зарубіжних аналогів. Модель CS-SDM буде використовуватись у задачах машинного навчання. Суперкомп’ютер СКІТ використовується установами НАН України як основа Центру колективного користування обладнанням суперкомп’ютерного комплексу “СКІТ” НАН України на базі Інституту кібернетики імені В.М. Глушкова НАН України, тож впроваджені на ньому результати вже знайшли застосування.

Реферат англійською:

The goal of the work is to increase the dimensionality of models and problems machine learning through the use of computer systems with distributed memory. Increasing computing performance of systems with cluster architecture in tasks of artificial intelligence. The task of the work is to research the methods of representing super-large volumes of data, development of mathematical models and algorithms for their processing computer systems with cluster architecture, experimental performance research and development of neural network training algorithms specialized architecture of computer systems optimized for this subject area. Developed architecture of hybrid computing nodes, methods optimization of parallel training of artificial neural networks on high-performance computer systems with cluster architecture allow you to create specialized high-performance software and hardware complexes for solving modeling problems at the level of the best foreign ones analogues The CS-SDM model will be used in machine learning tasks teaching. The SCIT supercomputer is used by institutions of the National Academy of Sciences of Ukraine as the basis of the Center for collective use of equipment of the SCIT supercomputer complex of the National Academy of Sciences of Ukraine on the basis of the Institute cybernetics named after V.M. Hlushkov of the National Academy of Sciences of Ukraine, so they are implemented on it the results have already found application.

Індекс УДК: 004.38.032; 004.38:004.42, 004.65, 004.45; 004.2

Коди тематичних рубрик: 50.33.03, 50.41.17

Керівники роботи

Власне Прізвище Ім'я По-батькові: Тульчинський Вадим Григорович

Науковий ступінь: д. ф.-м. н.

Вчене звання: с.н.с.

Ідентифікатор ORCID ID:

Додаткова інформація:

VIII. Наукова (науково-технічна) продукція (НТП)

Назва НТП українською: Архітектура високопродуктивних обчислювальних систем, методи побудови спеціалізованих обчислювальних систем для машинного навчання.

Назва НТП англійською: Architecture of high-performance computing systems, methods of building specialized ones computer systems for machine learning.

НТП, яку передбачалося створити:

Причини, через які НТП не було створено:

Отримані результати: Методи, теорії

Галузь застосування: Архітектура спеціалізованих ЕОМ дозволить створити нові високопродуктивні обчислювальні кластери, а у сукупності — комплекси, які дозволять ефективно вирішувати широкий спектр задач для вітчизняної науки.

Реєстраційний номер картки технології:

Опис НТП: Розроблена архітектура гібридних обчислювальних вузлів, методи оптимізації паралельного навчання штучних нейронних мереж на високопродуктивних обчислювальних системах з кластерною архітектурою дозволяють створювати спеціалізовані високоефективні програмно- апаратні комплекси для вирішення задач моделювання на рівні кращих зарубіжних аналогів.

Соціально-економічна спрямованість НТП: Створення принципово нової продукції (матеріалів, технологій тощо) для забезпечення експортного потенціалу та заміщенню імпорту

Вплив НТП на довкілля:

Впровадження НТП: Впроваджено

Практична реалізація НТП

- **Початок етапу:** 01.2023
- **Закінчення етапу:** 12.2023

Споживачі продукції: Інститути НАН України

Перспективні ринки: Україна

Характер співробітництва з інвестором

- **Потрібний обсяг інвестицій, тис. грн.:**
- **Права, що надаються інвестору після завершення роботи:**
- **Наявність бізнес-плану:**
- **Техніко-економічне обгрунтування:**
- **Потенціальний обсяг продажу, тис. грн.:**
- **Очікуваний термін окупності (років):**
- **Додаткова інформація:**

IX. Бібліографічний опис

Вдовиченко Р.О., Тульчинський В.Г. Паралельна реалізація розріджено- розподіленої пам'яті для збереження семантики // Кібернетика та комп'ютерні технології. – 2022. – 2022, No 2. – С. 58–66. https://doi.org/10.34229/2707-451X.22.2.6

Vdovychenko, R., Tulchinsky, V. Increasing the Semantic Storage Density of Sparse Distributed Memory // Cybernetics and Systems Analysis. – Vol. 58, No. 3. – 2022. – P. 331–342. https://doi.org/10.1007/s10559-022-00465-y

Вдовиченко Р.О. Комп'ютерна програма «Гібридна модель нейронної пам'яті CS-SDM» // Свідоцтво про реєстрацію авторського права на твір No 104882 від 26.05.2021 р. (ідентифікатор в базі УкрПатенту: CR0278260521). ДП «Український інститут інтелектуальної власності». – 2021.

Вдовиченко Р.О. Швидка реалізація розріджено-розподіленої пам'яті Канерви // Комп'ютерна математика. – 2019. – No1. – С.77–84.

High Performance Computing System Design for ANSYS CFD and Mechanical Codes / Golovynskyi Andrii, Sirenko Volodymyr, Lazariev Taras, Savyak Volodymyr // 2019 IEEE 15th International Conference on the Experience of Designing and Application of CAD Systems (CADSM) / IEEE. — 2019. — Pp. 14–18.

Supercomputer as a Platform for Innovation Development /Golovynskyi AL, Malenko AL, Roganova OYu. // "Science and Innovation", — Vol. 14. — 2018. — Pp. 67–79.

Кравченко Н.В., Головинський А.Л., Грабовський А.Л., Бандура О.Ю. Аналіз розвитку суперкомп'ютерів сімейства СКІТ Інституту кібернетики імені В.М. Глушкова НАН України // Кібернетика та комп'ютерні технології. – 2023. – 2023, No 2. – С. 16–24. https://DOI:10.34229/2707-451X.23.4.3

Головинський А.Л., Бандура О.Ю., Кравченко Н.В., Маленко А.Л. Суперкомп'ютер для штучного інтелекту// Матеріали XII Міжнародної науково-практичної конференції «Глушковські читання», 26 жовтня, Київ, Україна. – 2023. – С.24-27.

X. Заключні відомості

Керівник юридичної особи

Сергієнко Іван Васильович
д.ф.-м.н., 01.05.03

Перелік осіб-виконавців

Бандура Олександр Юрійович

Білодід Оксана Олексіївна

Вдовиченко Руслан Олександрович

Головинський Андрій Леонідович
(к. т. н., 05.13.05)

Грабовський Андрій Леонідович

Гречко Анастасія Валеріївна
(к. ф.-м. н., 01.05.03)

Коломієць Олександр Вікторович
(к. ф.-м. н., 01.05.03)

Кравченко Наталія Володимирівна
(к. е. н.)

Лавренюк Сергій Іванович
(к. ф.-м. н., 01.05.03)

Маленко Андрій Леонідович
(к. ф.-м. н., 01.05.03)

Мар'янович Олег Тадеушович
(к. ф.-м. н., 01.05.03)

Назаренко Євген Володимирович

Панченко Борис Євгенович
(д. ф.-м. н.)

Роганов Вячеслав Юрійович
(к. ф.-м. н., 01.05.03)

Роганова Ольга Юріївна

Сайко Ігор Миколайович
(к. ф.-м. н., 01.05.03)

Тульчинський Вадим Григорович
(д. ф.-м. н., 01.05.03)

Тульчинський Петро Григорович
(к. ф.-м. н.)

Чиркова Ірина Валентинівна

Шишкалов Валерій Павлович

Відповідальний за підготовку облікових документів

Головинський Андрій Леонідович

Телефон

+38 (068) 713-86-76

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності