Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0402U003057

Особливі позначки: відкрита

Дата реєстрації: 24-10-2002

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Василенко Ольга Валентинівна
2. Vasilenko Olga Valentinovna

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.09.12

Назва наукової спеціальності: Напівпровідникові перетворювачі електроенергії

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 14-10-2002

Спеціальність за освітою: 2005

Місце роботи здобувача: Запорізька державна інженерна академія

Код за ЄДРПОУ: 05402565

Місцезнаходження: 69006, Запоріжжя, пр. Соборний, 226

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): К.26.002.06

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Запорізька державна інженерна академія

Код за ЄДРПОУ: 05402565

Місцезнаходження: 69006, Запоріжжя, пр. Соборний, 226

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 29.19.31

Тема дисертації:

1. Макромоделі на основі B-елементів для автоматизованого схемотехнічного проектування пристроїв силової електроніки

2. Macromodels based on B-elements for Power Supplies's computer aided design

Реферат/анотація:

1. Прилади і пристрої силової електроніки та моделювання їх в програмах схемотехнічного проектування. Підвищити ефективність автоматизованого проектування пристроїв силової електроніки в плані мінімізації витрат часу. Методами дослідження є математичне моделювання, статистика, апроксимація, експериментальні виміри. Розроблено нові методики економічного моделювання пристроїв силової електроніки за допомогою адекватних функціонально-логічних макромоделей на базі B-елементів. Розроблено та досліджено макромоделі для основних напівпровідникових елементів та пристроїв силової електроніки, зокрема аналогово-цифрових. Сферою використання є автоматизоване проектування пристроїв силової електроніки.

2. High power electronic devices and Supplies and their modeling in programs for Computer-Aided circuit Design. To increase the computer aided circuit design efficiency by modeling time's minimization. Methods: mathematical modeling and macromodelimg, statistics, approximation, experimental research and measurements. New

methodic of Power Supplies's economical modeling with help of functional-logic behavioral adequacy macromodels based on B - elements have been proposed. Macromodels for basic semiconductor high power electronic units and devices and analogue-digital device have been designed and investigated. Sphere of use is Power Supplies's computer aided design.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Переверзєв А.В.
2. Pereverzyev A.V.

Кваліфікація: д.т.н., 05.09.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Рябенький В.М.
2. Рябенький В.М.

Кваліфікація: д.т.н., 05.09.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Петергеря Ю. С.
2. Петергеря Ю. С.

Кваліфікація: к.т.н., 05.09.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Костерев М.В.

Власне Прізвище Ім'я По-батькові головуючого на засіданні Костерев М.В.

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності



Юрченко Т.А.