

Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0401U002427

Особливі позначки: відкрита

Дата реєстрації: 26-07-2001

Статус: Захищена

Реквізити наказу МОН / наказу закладу:



II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Х.М.Джахірул Хак

2. Kh.M.Dzhakhirul Khak

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.12

Назва наукової спеціальності: Системи автоматизації проектувальних робіт

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 03-07-2001

Спеціальність за освітою: 7.091501

Місце роботи здобувача: Харківський державний технічний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Леніна, 14

Форма власності:

Сфера управління: Міністерство освіти України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 64.052.02

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: проспект Науки, 14, м. Харків, Харківський р-н., Харківська обл., 61166, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Харківський державний технічний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Леніна, 14

Форма власності:

Сфера управління: Міністерство освіти України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.51.15

Тема дисертації:

1. Куб_чне моделювання несправностей для анал_зу якост_ тест_в при проектуванн_ цифрових систем
2. Cubic Fault Simulation for Fault Coverage Test Analysis on Digital System Design

Реферат:

1. Диссертац_я присвячена розробц_ структурно-функц_ональних моделей цифрових пристроїв, процедур _ алгоритм_в куб_чного анал_зу несправностей при гене-рац_ї тест_в для зменшення часових _ матер_альних ви-трат, що пов'язан_ з вериф_кац_єю цифрових систем на стад_ї автоматизованого проектування. Розв'язан_ задач_: модиф_кац_ї автоматної модел_ синхронного прим_тива, описаного двотактним куб_чним покриттям,; створення алгоритму куб_чного дедуктивного моделювання несправностей на основ_ анал_зу куб_чних покритть прим_тив_в; розробки програмного комплексу моделю-вання несправностей, що дозволяє зд_йснювати оц_нку якост_ генеруємих тест_в цифрових систем на кристал_.

2. The thesis is devoted to the development structural-functional models of digital devices, procedures and algorithms of cubic analysis of faults during test generation for decreasing time and material expenses, related to verification of digitals systems for computer-aided designing. During the period of research following problems

were solved: modification of finite-state model of synchronous primitive, described by two-state cubic covering; creation of cubic algorithm of deductive fault simulation on basis of analysis cubic coverings of primitives; development of program complex of fault simulation, that allows to define tests fault coverage, that generated for digital systems on chip.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Хаханов В.І.
2. Хаханов В.І.

Кваліфікація: д.т.н., 01.05.02

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Дербунович Л.В.
2. Дербунович Л.В.

Кваліфікація: д.т.н., 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Литвинова Є.і.

2. Литвинова Є.і.

Кваліфікація: к.т.н., 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

**Власне Прізвище Ім'я По-батькові
голови ради**

Семенець В.В.

**Власне Прізвище Ім'я По-батькові
головуючого на засіданні**

Семенець В.В.

**Відповідальний за підготовку
облікових документів**

Реєстратор

**Керівник відділу УкрІНТЕІ, що є
відповідальним за реєстрацію наукової
діяльності**



Юрченко Т.А.