

# Облікова картка дисертації

## I. Загальні відомості

Державний обліковий номер: 0402U000671

Особливі позначки: відкрита

Дата реєстрації: 06-03-2002

Статус: Захищена

Реквізити наказу МОН / наказу закладу:



## II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Мд. Мехеді Масуд

2. Md. Mekhedi Masud

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: ні

Шифр наукової спеціальності: 05.13.12

Назва наукової спеціальності: Системи автоматизації проектувальних робіт

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 15-01-2002

Спеціальність за освітою: 7.091501

Місце роботи здобувача: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

### **III. Відомості про організацію, де відбувся захист**

**Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради):** Д 64.052.02

**Повне найменування юридичної особи:** Харківський національний університет радіоелектроніки

**Код за ЄДРПОУ:** 02071197

**Місцезнаходження:** проспект Науки, 14, м. Харків, Харківський р-н., Харківська обл., 61166, Україна

**Форма власності:**

**Сфера управління:** Міністерство освіти і науки України

**Ідентифікатор ROR:** Не застосовується

### **IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію**

**Повне найменування юридичної особи:** Харківський національний університет радіоелектроніки

**Код за ЄДРПОУ:** 02071197

**Місцезнаходження:** 61166, м. Харків, пр. Науки, 14

**Форма власності:**

**Сфера управління:** Міністерство освіти і науки України

**Ідентифікатор ROR:** Не застосовується

### **V. Відомості про дисертацію**

**Мова дисертації:**

**Коди тематичних рубрик:** 27.47.15, 50.51.15

**Тема дисертації:**

1. Моделі та алгоритми генерації тестів для цифрових систем, що проектуються у середовищі VHDL
2. Models and Algorithms for Test Generation of Digital System for its Designing in Active-HDL

**Реферат:**

1. Дисертація присвячена розробці структурно-функціональних псевдокомбінаційних моделей і алгоритмів детермінованої генерації тестів цифрових систем для зменшення часу їхньої верифікації на стадії автоматизованого проектування при використанні середовища Active-HDL. Отримані результати: модифікація синхронної моделі цифрового примітива для опису тригерних схем; удосконалення алгоритмів і процедур генерації тестів перевірки несправностей для комбінаційних і послідовносних схем; лінійна модель процесу побудови тестів перевірки несправностей для функціональних схем, заданих кубічними покриттями; стратегії застосування детермінованого й алгоритмічних генераторів для цифрових систем великої розмірності.

2. The thesis is devoted to the development of structural-functional and pseudo-combinational models and algorithms of deterministic test generation of digital system for decreasing of their verification time for computer aided design using Active-HDL. The general scientific results are: modification of synchronous digital primitive model for flip-flop circuits de-scription; improvement of models and algorithms of fault de-tection and test

generation; linear model of fault detection and test generating for all essential variables based on cubic cover-age of functional description circuit; applications strategy of deterministic and algorithmic test generators for large dimen-sion digital system.

**Державний реєстраційний номер ДіР:**

**Пріоритетний напрям розвитку науки і техніки:**

**Стратегічний пріоритетний напрям інноваційної діяльності:**

**Підсумки дослідження:**

**Публікації:**

**Наукова (науково-технічна) продукція:**

**Соціально-економічна спрямованість:**

**Охоронні документи на ОПВ:**

**Впровадження результатів дисертації:**

**Зв'язок з науковими темами:**

## **VI. Відомості про наукового керівника/керівників (консультанта)**

**Власне Прізвище Ім'я По-батькові:**

1. Хаханов В.І.
2. Khakhanov V.I.

**Кваліфікація:** д.т.н., 01.05.02

**Ідентифікатор ORCID ID:** Не застосовується

**Додаткова інформація:**

**Повне найменування юридичної особи:**

**Код за ЄДРПОУ:**

**Місцезнаходження:**

**Форма власності:**

**Сфера управління:**

**Ідентифікатор ROR:** Не застосовується

## **VII. Відомості про офіційних опонентів та рецензентів**

**Офіційні опоненти**

**Власне Прізвище Ім'я По-батькові:**

1. Дербунович Л.В.
2. Дербунович Л.В.

**Кваліфікація:** д.т.н., 05.13.05

**Ідентифікатор ORCID ID:** Не застосовується

**Додаткова інформація:**

**Повне найменування юридичної особи:**

**Код за ЄДРПОУ:**

**Місцезнаходження:**

**Форма власності:**

**Сфера управління:**

**Ідентифікатор ROR:** Не застосовується

**Власне Прізвище Ім'я По-батькові:**

1. Литвинова Є.І.

2. Литвинова Є.І.

**Кваліфікація:** к.т.н., 05.13.12

**Ідентифікатор ORCID ID:** Не застосовується

**Додаткова інформація:**

**Повне найменування юридичної особи:**

**Код за ЄДРПОУ:**

**Місцезнаходження:**

**Форма власності:**

**Сфера управління:**

**Ідентифікатор ROR:** Не застосовується

**Рецензенти**

## **VIII. Заключні відомості**

**Власне Прізвище Ім'я По-батькові  
голови ради**

Семенець В.В.

**Власне Прізвище Ім'я По-батькові  
головуючого на засіданні**

Семенець В.В.

**Відповідальний за підготовку  
облікових документів**

**Реєстратор**

