

Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0406U004524

Особливі позначки: відкрита

Дата реєстрації: 20-11-2006

Статус: Захищена

Реквізити наказу МОН / наказу закладу:



II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Шмалій Сергій Леонідович

2. Shmaliy Sergiy Leonidovych

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.09.12

Назва наукової спеціальності: Напівпровідникові перетворювачі електроенергії

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 14-11-2006

Спеціальність за освітою: 7.090803

Місце роботи здобувача: Запорізька державна інженерна академія

Код за ЄДРПОУ: 05402565

Місцезнаходження: 69006, Запоріжжя, пр. Соборний, 226

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 26.002.19

Повне найменування юридичної особи: Національний технічний університет України "Київський політехнічний інститут імені Ігоря Сікорського" Інститут енергозбереження та енергоменеджменту

Код за ЄДРПОУ: 247571500

Місцезнаходження: вул. Борщагівська 115, м. Київ, Київська обл., 03056, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Запорізька державна інженерна академія

Код за ЄДРПОУ: 05402565

Місцезнаходження: 69006, Запоріжжя, пр. Соборний, 226

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 45.37.01

Тема дисертації:

1. Макромодельовання пристроїв напівпровідникових перетворювачів електроенергії
2. Macromodelling of electric energy semiconductor converters devices

Реферат:

1. Дисертація присвячена питанням підвищення ефективності автоматизованого проектування напівпровідникових перетворювачів електроенергії. Запропоновано новий спосіб спадного/висхідного проектування, особливістю якого є можливість виконання структурного й функціонального проектування в розвиненому середовищі автоматизованого схемотехнічного проектування, розроблені й реалізовані методики такого проектування. Розглянуто принципи побудови аналогових макромоделей силових елементів і пристроїв систем керування напівпровідникових перетворювачів, призначених для ієрархічного проектування з багаторівневим моделюванням єдиними програмними засобами. Розроблені макромоделі й нові методики аналізу дозволяють знизити витрати часу при моделюванні. Гнучка процедура переходу від одного виду моделі до іншого дозволяє поєднувати глибину аналізу з його всебічністю, по черзі вибирати за необхідністю або точність, або швидкість моделювання.

2. The thesis is devoted to the questions of improving effectiveness of electric power semiconductor converter devices. The feature of descending/ascending designing is the opportunity of implementation of structural and functional creation in advanced environment automated schematic designing. It has been offered the new way of such creation; methods of descending/ascending designing have been developed and realized. Principles of analog macromodels construction for power elements and control system devices of the semiconductor converters, which are intended for hierarchical designing with multilevel modelling by uniform software, are considered. The developed macromodels and new methods of the analysis allow to reduce expenses of time at modelling. Flexible procedure of transition from one kind of model to another allows to combine profundity of the analysis with its comprehensiveness and choose alternately exactness or quickness of modelling as required. The basic results of work have found application at designing in Scientific Research Institute of power electronics "Preobrazovatel", factory "Preobrazovatel", and have been introduced into educational process on faculty of electronic systems of ZSEA (Zaporozhye) and on faculty of electronics and automation of DSTU, Dneprodzerzhynsk.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Переверзев А.В.

2. Pereverzev A.V.

Кваліфікація: д.т.н., 05.03.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Павлов Г.В.
2. Павлов Г.В.

Кваліфікація: д.т.н., 05.09.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Губаревич В.М.
2. Губаревич В.М.

Кваліфікація: к.т.н., 05.09.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

**Власне Прізвище Ім'я По-батькові
голови ради**

Жуйков В.Я.

**Власне Прізвище Ім'я По-батькові
головуючого на засіданні**

Жуйков В.Я.

**Відповідальний за підготовку
облікових документів**

Реєстратор

**Керівник відділу УкрІНТЕІ, що є
відповідальним за реєстрацію наукової
діяльності**



Юрченко Т.А.