

Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0405U001089

Особливі позначки: відкрита

Дата реєстрації: 24-03-2005

Статус: Захищена

Реквізити наказу МОН / наказу закладу:



II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Ріда Мох'д Ахмад Аль Шбуль

2. Rida Moh'd Ahmad Al Shboul

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.05

Назва наукової спеціальності: Комп'ютерні системи та компоненти

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 21-03-2005

Спеціальність за освітою: 7.091501

Місце роботи здобувача: Національний технічний університет України "Київський політехнічний інститут імені Ігоря Сікорського"

Код за ЄДРПОУ: 02070921

Місцезнаходження: 03056, м.Київ, пр.Перемоги, 37

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 26.002.02

Повне найменування юридичної особи: Національний технічний університет України "Київський політехнічний інститут імені Ігоря Сікорського" Інститут енергозбереження та енергоменеджменту

Код за ЄДРПОУ: 247571500

Місцезнаходження: вул. Борщагівська 115, м. Київ, Київська обл., 03056, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Національний технічний університет України "Київський політехнічний інститут імені Ігоря Сікорського"

Код за ЄДРПОУ: 02070921

Місцезнаходження: 03056, м.Київ, пр.Перемоги, 37

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.09

Тема дисертації:

1. Розробка та дослідження структурних методів та засобів побудови тестопридатних цифрових пристроїв
2. Design and study of structural methods and means for designing of testable digital units

Реферат:

1. Дисертаційна робота присвячена питанням розробки та дослідження методів і засобів пабудови цифрових схем, що мають поліпшені показники тестованості, з орієнтацією на організацію діагностичних процедур із застосуванням псевдовипадкових іспитових послідовностей, а також з використанням структурних засобів сигнатурного аналізу. Запропоновано структурні методи побудови тестопридатних цифрових схем, засновані на застосуванні функціональних елементів із змінюваними логічними функціями в системному режимі і в режимі тестування. Розроблено алгоритми синтезу тестопридатних комбінаційних структур, що реалізують булеві функції, задані різними формами опису. Загальний підхід до побудови тестопридатних схем розповсюджено на ряд типових комбінаційних вузлів спеціального призначення, досліджені особливості застосування методу синтезу тестопридатних схем до послідовносних цифрових пристроїв. Проведений аналіз впливу особливостей тестопридатних цифрових пристроїв на структуру спеціалізованих

контрольно-діагностичних засобів, а також на характеристики та склад сервісного програмного забезпечення.

2. Thesis deals with questions of designing and studying the methods and means to build a digital circuits which have enhanced parameters of testability with orientation on organization of diagnostic procedures using pseudorandom test sequences and implementing a structural means of signature analysis. A hardware methods to design a testable digital circuits based on using of functional elements with changing logic functions in both system and test operative mode were proposed. An algorithms of synthesis of testable combinational circuits defined by different description forms where designed. The general approach to design testable circuits is applied to a number of typical combinational units of special purpose. Some features of applying of testable circuits synthesis method to sequential digital units are studied. An analysis of influence of testable digital units' facilities on both structure of specialized diagnostic means and characteristics and assortment of service program complex was carried out

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Гроль Володимир Васильович

2. Grol V.V.

Кваліфікація: к.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Тоценко В.Г.
2. Тоценко В.Г.

Кваліфікація: д.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Арсенюк І.Р.
2. Арсенюк І.Р.

Кваліфікація: к.т.н., 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

**Власне Прізвище Ім'я По-батькові
голови ради**

Самофалов К.Г.

**Власне Прізвище Ім'я По-батькові
головуючого на засіданні**

Самофалов К.Г.

