Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0409U005449

Особливі позначки: відкрита

Дата реєстрації: 14-12-2009

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Лазоренко Дмитро Іванович
2. Lazorenko Dmytro Ivanovych

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.06

Назва наукової спеціальності: Інформаційні технології

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 26-11-2009

Спеціальність за освітою: 7.090801

Місце роботи здобувача: Інститут проблем моделювання в енергетиці ім. Г.Є. Пухова НАН України

Код за ЄДРПОУ: 05516949

Місцезнаходження: 03164, Україна, Київ, вул. Генерала Наумова, 15

Форма власності:

Сфера управління: Національна академія наук України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 26.185.01

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Інститут проблем моделювання в енергетиці ім. Г.Є. Пухова НАН України

Код за ЄДРПОУ: 05516949

Місцезнаходження: 03164, Україна, Київ, вул. Генерала Наумова, 15

Форма власності:

Сфера управління: Національна академія наук України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 59.14.02.07

Тема дисертації:

1. Об'єднання циклів при автоматизації проектування вбудованих систем зі зниженим енергоспоживанням
2. Loop fusion for design automation of low-power embedded systems

Реферат:

1. Об'єкт дослідження є інформаційні технології проектування вбудованих систем. Метою роботи є створення та реалізація алгоритму об’єднання програмних циклів для автоматизації засобів комп’ютерного проектування вбудованих систем зі зниженим енергоспоживанням. Використовуються методи проектування цифрових КМОН схем, цифрової обробки сигналів, положення теорії обчислювальних машин і систем, теорії графів. Запропоновано нове розв'язання задачі об’єднання циклів для подальшого розвитку методів зниження енергоспоживання вбудованих систем. Створено програму для автоматичного аналізу програмного коду на мові високого рівня, призначену для об’єднання циклів, що призводить до зниження енергоспоживання вбудованих систем.

2. Object of research is EDA of embedded systems. Purpose development and implementation of loop fusion algorithm for EDA of low-power embedded systems. Methods used: CMOS digital circuit design, DSP, elements of theory of computational machines and systems, graph theory. A new multidimensional loop fusion algorithm is

offered for low-power embedded systems design. Software, which implements the algorithm, is developed for automated code-to-code transformations for reduction of power consumption of embedded systems.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Чемерис Олександр Анатолійович
2. Chemerys Oleksandr Anatolijovych

Кваліфікація: к.т.н., 01.05.02, 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Опанасенко Володимир Миколайович
2. Опанасенко Володимир Миколайович

Кваліфікація: д.т.н., 05.13.05, 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Арістов Василь Васильович
2. Арістов Василь Васильович

Кваліфікація: к.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради	Євдокимов Віктор Федорович
Власне Прізвище Ім'я По-батькові головуючого на засіданні	Євдокимов Віктор Федорович
Відповідальний за підготовку облікових документів	
Реєстратор	

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності

Юрченко Т.А.