Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0406U004659

Особливі позначки: відкрита

Дата реєстрації: 28-11-2006

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Голян Віра Володимирівна

2. Golyan Vira Volodymyrivna

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: ні

Шифр наукової спеціальності: 05.13.12

Назва наукової спеціальності: Системи автоматизації проектувальних робіт

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 31-10-2006

Спеціальність за освітою: 7.091001

Місце роботи здобувача: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 64.052.02

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: проспект Науки, 14, м. Харків, Харківський р-н., Харківська обл., 61166, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.10.01

Тема дисертації:

1. Методи автоматизованого проектування апаратних підсистем інтерфейсу вводу-виводу електронних обчислювальних машин

2. Methods of computer-aided design for hardware-based subsystems of computer input-output interface

Реферат/анотація:

1. Робота присвячена удосконаленню структури, засобів і методів підвищення економічності перетворювачів кодів (ПК). Надано аналіз методів перетворення чисел і відповідних їм схем а також інших ПК, що зустрічаються на практиці. Проаналізовані схемні реалізації багатоблокових: одно, дво- і три-крокового ПК за методом накопичення еквівалентів. Отримано оцінки основних параметрів розроблених ПК, що дозволяють зробити попередній вибір варіанту реалізації проектованого ПК. Надано програмний продукт для автоматизованого проектування формувачів еквівалентів багатоблокових ПК паралельного типу. Отримана VHDL-специфікація ПК на базі лічильників. Задачею системи синтезу є ефективний розподіл RTL-схеми з метою створення нового списку з'єднань з мінімальною кількістю використаних схемних компонентів.

2. The work is devoted to the improvement of the structure, ways and methods of increasing economical efficiency of code converters (CC), which provide an operative influence on a controlled object (process). Analysis of methods

of transforming numbers and circuits corresponding to them as well as other CC met with in practice is given. Circuit realizations of multibank one-, two and three-CC by the method of equivalent accumulation are analyzed. Estimations of the main parameter of the developed PC which enable to make a preliminary choice of a realization variant of the CC designed are obtained. The program is intended for automated design of equivalent shapers of multibank parallel type CC. A counter-based PC VHDL-specification is obtained. The problem of the synthesis system is effective distribution of the RTL-circuit to create a new list of connections with a minimum quantity of the circuit components used.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Какурін Микола Яковлевич
2. Kakurin Mykola Yakovlevych

Кваліфікація: к.т.н., 05.13.03

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Краснобаєв Віктор Анатолійович

2. Краснобаєв Віктор Анатолійович

Кваліфікація: д.т.н., 20.02.14

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Гнатюк Владислав Йосипович

2. Гнатюк Владислав Йосипович

Кваліфікація: к.т.н., 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Семенець Валерій Васильович

Власне Прізвище Ім'я По-батькові головуючого на засіданні Семенець Валерій Васильович

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності



Юрченко Т.А.