Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0406U003921

Особливі позначки: відкрита

Дата реєстрації: 19-10-2006

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Єгоров Олександр Андрійович
2. Yegorov Oleksandr Andrijovych

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.12

Назва наукової спеціальності: Системи автоматизації проектувальних робіт

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 12-09-2006

Спеціальність за освітою: 8.091503

Місце роботи здобувача: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 64.052.02

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: проспект Науки, 14, м. Харків, Харківський р-н., Харківська обл., 61166, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.51.15

Тема дисертації:

1. Моделі і методи спільної верифікації проектованих цифрових систем на кристалах

2. Models and methods of co-verification of digital system on a chip

Реферат/анотація:

1. Дисертацію присвячено питанням функціональної верифікації складних проектованих цифрових систем на кристалах. У роботі розроблено структурну модель спільної верифікації апаратних і програмних складових системи на кристалі. Встановлено, що більшу частину системи на кристалі, яка складається з неодноразово використаних апаратних і програмних блоків, можна розміщувати на програмованих логічних інтегральних схемах для прискорення моделювання і верифікації. Вдосконалено архітектуру системи апаратно-програмного моделювання цифрової системи для забезпечення можливості спільної верифікації програмних блоків, низькорівневих представлень апаратних блоків, моделей апаратних блоків. що розробляються. Обґрунтовано ефективність використання програмної надлишковості опису цифрової системи у вигляді асерцій, що дозволяє автоматизувати функціональну верифікацію, зменшити витрати на тестування завдяки використанню псевдовипадкового тесту. Основні результати досліджень реалізовано у вигляді програмно-апаратного комплексу CoVer функціональної верифікації складних цифрових систем на кристалі.

2. The dissertation work is devoted to functional verification of the complex digital systems on a chip. In work it is developed structural model and method of co-verification of hardware and soft-ware components of the system on a chip. It is defined that major part of system on chip, that consist of reused hardware and soft-ware blocks, can be seated in the field programmable gate arrays during simulation for achieving acceleration during verification. It is improved architecture of hardware/software co-simulation environment that allows co-verification of software blocks together with low level reused hardware blocks and models of hardware blocks under development. It is stated effectiveness of utilization of the software redundancy of hardware description in form of assertions, that allows to automate verification process, reduce test expenses because of usage of randomly generated test. Major results of the research are implemented as hardware/software co-simulation environment CoVer for functional verification of complex systems on chip.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Хаханов Володимир Іванович
2. Hahanov Volodymyr Ivanovych

Кваліфікація: д.т.н., 01.05.02, 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Харченко В'ячеслав Сергійович

2. Харченко В'ячеслав Сергійович

Кваліфікація: д.т.н., 20.02.14

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Литвинова Євгенія Іванівна

2. Литвинова Євгенія Іванівна

Кваліфікація: к.т.н., 05.13.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Семенець Валерій Васильович

Власне Прізвище Ім'я По-батькові головуючого на засіданні Семенець Валерій Васильович

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності



Юрченко Т.А.