Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0416U003494

Особливі позначки: відкрита

Дата реєстрації: 29-06-2016

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Яскевич Владислав Олександрович
2. Yaskevych Vladyslav Oleksandrovych

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.06

Назва наукової спеціальності: Інформаційні технології

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 21-06-2016

Спеціальність за освітою: 7.091205

Місце роботи здобувача: Державний університет телекомунікацій

Код за ЄДРПОУ: 38855349

Місцезнаходження: 03680 Україна, м. Київ, вул. Солом'янська, 7

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): К 26.861.05

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Державний університет телекомунікацій

Код за ЄДРПОУ: 38855349

Місцезнаходження: 03680 Україна, м. Київ, вул. Солом'янська, 7

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.09.33

Тема дисертації:

1. Моделі та методи розпаралелювання обчислювального процесу в багатоядерних мікропроцесорах цифрової обробки сигналів

2. Models and methods for parallelization of computing process in multi-core microprocessors of digital signal processing

Реферат/анотація:

1. В роботі сформульовано і вирішено актуальне наукове завдання щодо створення математичних моделей функціонування багатоядерних мікропроцесорів для отримання різних числових показників, що характеризують ефективність їх роботи. Удосконалено табличні методи множення з мінімізацією обсягу пам'яті, що дозволяє зменшити виконання довгої за часом операції множення. Отримало подальший розвиток аналітичне обґрунтування використання мультиплексорного логічного базису для побудови складних функціональних вузлів обчислювальних схем, що порівняно з використанням стандартного логічного базису значно зменшує апаратурні та енергетичні витрати.

2. An up-to-date scientific task is formulated and solved in the work, which concerns creating mathematical models of multi-core microprocessors functioning for obtaining various numerical parameters describing efficiency of their work. Tabular methods of multiplication minimizing memory storage are improved, which allows

reducing multiplication operation time. Analytical substantiation for the use of multiplex logical basis in construction of complex functional nodes of computing circuits received further development, which significantly reduces hardware and energy costs in comparison with the standard logical basis.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Онищенко Вікторія Валеріївна
2. Onyshchenko Viktoriia Valeriivna

Кваліфікація: к.ф.-м.н., 01.05.01

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Рудницький Володимир Миколайович
2. Рудницький Володимир Миколайович

Кваліфікація: д.т.н., 05.13.06

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Косенко Вікторія Романівна
2. Косенко Вікторія Романівна

Кваліфікація: к.т.н., 05.13.06

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Барабаш Олег Володимирович

Власне Прізвище Ім'я По-батькові головуючого на засіданні Барабаш Олег Володимирович

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності



Юрченко Т.А.