Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0599U000074

Особливі позначки: відкрита

Дата реєстрації: 13-05-1999

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Денисенко Євгеній Леонідович
2. Denysenko Yevgenij Leonidovych

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: доктор наук

Аспірантура/Докторантура: ні

Шифр наукової спеціальності: 05.13.05

Назва наукової спеціальності: Комп'ютерні системи та компоненти

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 15-04-1999

Спеціальність за освітою: 7.091501

Місце роботи здобувача: Інститут кібернетики ім. В. М. Глушкова НАНУ

Код за ЄДРПОУ: 05417176

Місцезнаходження: 03680, м.Київ-187, проспект Академіка Глушкова, 40

Форма власності:

Сфера управління: Національна академія наук України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 26.194.03

Повне найменування юридичної особи: Інститут кібернетики імені В.М. Глушкова Національної академії наук України

Код за ЄДРПОУ: 05417176

Місцезнаходження: проспект Академіка Глушкова, 40, м. Київ, Київська обл., 03187, Україна

Форма власності:

Сфера управління: Національна академія наук України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Інститут кібернетики ім. В. М. Глушкова НАНУ

Код за ЄДРПОУ: 05417176

Місцезнаходження: 03680, м.Київ-187, проспект Академіка Глушкова, 40

Форма власності:

Сфера управління: Національна академія наук України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.09.31

Тема дисертації:

1. Розвиток теорії і розробка методології логічного синтезу НВІС на основі багаторівневих автоматних моделей

2. Development of theory and methodology of VLSI logical synthesis on the basis of multilevel automata models

Реферат/анотація:

1. У дисертаційній роботі представлена методологія логічного синтезу НВІС як відкрита система взаємопов'язанних принципів, методик, методів, алгоритмів, що керуються математичними "механизмами" або експертними рекомендаціями автора. Методологія дозволяє одержувати в рамках всіх логічних обмежень (на прикладі ПЛІС типу LCA) гарантовано вірогідну логічну схему, адекватну вхідним даним, що забезпечує максимальну швидкодію (мінімум каскадів) при близьких до мінімальних витрат логічних примітивів і передвизначаючу позитивне рішення задач топологій

2. The thesis deals with the methodology of VLSI logic design as an open system of interrelated principles, methods and algorithms controlled by mathematical "mechanisms" or author's recommendations. This methodology enables obtaining, within the framework of all logical constraints, (using the example of an LCA-type PLIC) a guaranteed reliable logical circuit adequate to initial data which provides the maximum speed with the

minimum expenditure of logical primitives and a predetermining positive solution of topology problems

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Палагін Олександр Васильович
2. Палагін Олександр Васильович

Кваліфікація: д.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Закревський Аркадій Дмитрович
2. Закревський Аркадій Дмитрович

Кваліфікація: д.т.н., 0.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Рабінович Зіновій Львович

2. Рабінович Зіновій Львович

Кваліфікація: д.т.н., 0.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Баркалов Олександр Олександрович

2. Баркалов Олександр Олександрович

Кваліфікація: д.т.н., 0.13.08

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Бунін Сергій Гергіевич

2. Бунін Сергій Гергіевич

Кваліфікація: д.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Палагін О.В.

Власне Прізвище Ім'я По-батькові головуючого на засіданні Палагін О.В.

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності Юрченко Т.А.