Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0403U002574

Особливі позначки: відкрита

Дата реєстрації: 10-07-2003

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Бережна Марина Анатоліївна
2. Bereghnaya Marina Anatolievna

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.12

Назва наукової спеціальності: Системи автоматизації проектувальних робіт

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 27-05-2003

Спеціальність за освітою: 7.091501

Місце роботи здобувача: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 64.052.02

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: проспект Науки, 14, м. Харків, Харківський р-н., Харківська обл., 61166, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.35.31

Тема дисертації:

1. Методи логічного проектування дискретних пристроїв з убудованими засобами діагностування
2. Techniques for design of logic systems with built-in self-test scheme

Реферат:

1. Робота присвячена розробці моделей, методів і алгоритмів тестопридатного проектування дискретних пристроїв, у яких процедури перевірки справності здійснюються убудованими засобами діагностування. Запропоновано методи побудови діагностичних експериментів. Розроблено метод і алгоритми тестопридатного проектування. Запропоновано новий метод аналізу комбінаційної надлишковості, заснований на використанні модифікованої еквівалентної форми булевої функції. Розроблено процедуру аналізу і запропоновано нову модель багатовидової комбінаційної схеми у вигляді графа основних суттєвих вершин з розгалуженнями, визначено необхідні і достатні умови синдромного тестування схем при організації псевдовичерпного тестування. Запропоновано універсальну модель синдромно-сигнатурного аналізатора. Розроблено методи логічного проектування синдромно тестуємих схем на ПЛІС, синтезу синхронних і асинхронних пристроїв

2. The thesis deals with development of techniques, models and algorithms for design of testable logic systems where self-testing hardware implementations are built in these systems. New methods for organizing of diagnostic

experiment based on using the testability relations between functional and structural description of the sequential circuit have been proposed. The functional description is represent by a finite state machine and single state-transition fault model is adopted. New method for removing of the functional and redundant have been proposed. An algorithmic procedure is presented which allows to transform the multiple-output Boolean function into a graph of fundamental essential nodes with convergent fan out. New universal model of the syndrome-signature analyzer has been proposed. The method is simple and systematic and computer programs can be easily developed for its implementation.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Хаханов В.І.
2. Khakhanov V.I.

Кваліфікація: д.т.н., 05.13.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Харченко В.С.

2. Харченко В.С.

Кваліфікація: д.т.н., 20.02.14

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Литвинова Є.І.

2. Литвинова Є.І.

Кваліфікація: к.т.н., 05.13.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради	Петров Е.Г.
Власне Прізвище Ім'я По-батькові головуючого на засіданні	Петров Е.Г.
Відповідальний за підготовку облікових документів	

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності

Юрченко Т.А.