Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0404U001189

Особливі позначки: відкрита

Дата реєстрації: 01-04-2004

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Колесніков Костянтин Васильович
2. Kolesnikov Konstantin Vasylyevich

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: ні

Шифр наукової спеціальності: 05.13.12

Назва наукової спеціальності: Системи автоматизації проектувальних робіт

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 16-03-2004

Спеціальність за освітою: 0705

Місце роботи здобувача: Черкаський державний технологічний університет

Код за ЄДРПОУ: 05390336

Місцезнаходження: 18006, м. Черкаси, бульвар Шевченка, 460

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 64.052.02

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: проспект Науки, 14, м. Харків, Харківський р-н., Харківська обл., 61166, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.51.19

Тема дисертації:

1. Дедуктивний метод моделювання несправностей для синтезу тестів цифрових систем, що реалізовані у програмувальній логіці

2. Deductive method of fault simulation for test generation of digital systems implemented in program logic device

Реферат/анотація:

1. Робота присвячена розробці методів і алгоритмів зворотного дедуктивно-паралельного моделювання несправностей і детермінованого синтезу тестів на реконфігурованих моделях, що дозволяють на порядок зменшити час оцінки якості тестів для верифікації складних цифрових систем на стадіях їх автоматизованого проектування. Створено модель процесу дедуктивно-паралельного аналізу цифрової схеми на основі процедури зворотної суперпозиції; розроблені дедуктивні методи структурно-функціонального аналізу цифрових систем з метою визначення множини розгалужень, що сходяться, і ре конфігурації структури для реалізації процедури суперпозиції; розроблений новий топологічний метод моделювання дефектів за деревоподібною структурою цифрової системи

2. The work was devoted for development of methods and algorithms of back-traced deductive-parallel fault simulation and determined synthesis of the tests on reconfigurable models, these methods permit to decrease the time of the tests quality estimation for complicated digital systems verification at stages of their computer

designing no less then 10 times. Process model of the digital circuit deductive-parallel analysis was created on the basis of an inverse superposition procedure; the deductive methods of digital systems' structurally functional analysis with the purposes of definition of a converging ramifyings set and reconfiguration of pattern for superposition procedure realization was designed; the new topological method of fault simulation with the using of the digital system tree-like structure was designed.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Хаханов В.І.
2. Hahanov V.I.

Кваліфікація: д.т.н., 05.13.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Хажмурадов М.А.

2. Хажмурадов М.А.

Кваліфікація: д.т.н., 05.13.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Голубничий Д.Ю.

2. Голубничий Д.Ю.

Кваліфікація: к.т.н., 20.02.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Семенець В.В.

Власне Прізвище Ім'я По-батькові головуючого на засіданні Семенець В.В.

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності



Юрченко Т.А.