Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0402U002109

Особливі позначки: відкрита

Дата реєстрації: 02-07-2002

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Цуканов Віталій Юрійович
2. Tcukanov Vitaliy Yurevich

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.13

Назва наукової спеціальності: Обчислювальні машини, системи та мережі

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 12-06-2002

Спеціальність за освітою: 7.080403

Місце роботи здобувача: Харківський державний технічний університет сільського господарства

Код за ЄДРПОУ: 00493741

Місцезнаходження: 61002, м.Харків, вул.Артема, 44

Форма власності:

Сфера управління: Міністерство освіти України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 64.052.01

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: проспект Науки, 14, м. Харків, Харківський р-н., Харківська обл., 61166, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.09.33

Тема дисертації:

1. Моделі функціонально-орієнтованого процесора з гнучкою архітектурою
2. Models of function-oriented processor with flexible architecture

Реферат:

1. Дисертація присвячена концептуальній розробці алгоритмічного і програмного забезпечення ФОП, а також розробці структурних схем різного рівня на основі дерева функцій і операторних моделей. При цьому пропонуються загальні структури ФОП і алгоритм роботи загальної структури. Сформована загальна операторна модель на рівні функціональних задач дозволила перейти до функціональної моделі. У роботі приведені етапи послідовного відображення операторної моделі на функціональну, а функціональної на технічну. Для перевірки працездатності синтезованих моделей запропоновані наступні моделі ФОП: програмна модель на рівні корпусів обраних ВІС, мережні моделі структур; VHDL-моделі на рівні ВІС. Запропонований хронооптимізуючий компілятор дозволяє підвищити швидкодію процесора за рахунок ефективного планування виконання працездатними структурами фрагментів глобальної мікропрограми.

2. The thesis is devoted conceptual development of algorithmic support and software of function-oriented processor (FOP) and also to development of block schemes of different levels on the base of functional tree and operational models.On the base of the analysis of works, devoted to investigation of different architectures of

processors, the algorithmic conception of FOP, changing its structure upon realization of global microprograms, is proposed. The formed general operational model of FOP has allowed turning to functional model at different levels .In the work stages of successive mapping of operational model onto functional model and functional model onto technical model are given. At that a law of mapping is given. To check efficiency of the proposed models the following models of FOP are synthesized: program models, network model and VHDL model. The proposed models have allowed comparing work of FOP with work of standard Pentium. A compiler, which allows realizing several types of optimization, including temporary optimization, has been developed.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Лобода В. Г.
2. Loboda V. G.

Кваліфікація: к.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Горбенко І. Д.

2. Горбенко І. Д.

Кваліфікація: д.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Соколов С. О.

2. Соколов С. О.

Кваліфікація: к.т.н., 20.02.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради	Бондаренко М.Ф.
Власне Прізвище Ім'я По-батькові головуючого на засіданні	Бондаренко М.Ф.
Відповідальний за підготовку облікових документів	

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності

Юрченко Т.А.