Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0499U002430

Особливі позначки: відкрита

Дата реєстрації: 05-10-2000

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Ляховецький Олександр Михайлович
2. Lyakhovets'kyj Oleksandr Mykhajlovych

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.05

Назва наукової спеціальності: Комп'ютерні системи та компоненти

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 23-09-1999

Спеціальність за освітою: 7.091501

Місце роботи здобувача: Державна акціонерна компанія "Хліб України", Одеський комбінат хлібопродуктів, дочірнє підприємство

Код за ЄДРПОУ: 00952137

Місцезнаходження: 65003, Україна, Одеська обл., Одеса - 03, вул. Чорноморського козацтва, 20

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д41.052.01

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Одеський державний політехнічний університет

Код за ЄДРПОУ: 02071045

Місцезнаходження: 65044, м.Одеса, пр.Шевченка, 1

Форма власності:

Сфера управління: Міністерство освіти України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.09.31

Тема дисертації:

1. Методи функціонально-логічного проектування швидкодіючих арифметичних пристроїв на основі симетричних булевих функцій

2. Methods of functional-logical design of fast arithmetical devices based on symmetric boolean functions

Реферат/анотація:

1. В роботі розробляється новий підхід до проектування швидкодіючих арифметичних пристроїв (АП), що грунтується на використанні властивості симетрії вхідних інформаційних сигналів, який забезпечує підвищення швидкодії АП, усунення апаратного надлишку АП за рахунок використання специфіки їх операцій, спрощення та одноманітність процесу проектування і можливість формалізації та автоматизації деяких його етапів. Запропоновано методи функціонально-логічного проектування швидкодіючих багатоопераднних суматорів та помножувачів, що грунтуються на використанні симетричних булевих функцій з частковою симетрією для опису функціонування АП. Результати роботи рекомендовані для використання при розробці арифметико-логічних блоків, призначених для вирішення задач цифрової обробки сигналів, обробки паралельних потоків даних у реальному часі, пристроїв кодування та декодування та інших задач, критичних до часу реакції системи.

2. A new approach to fast arithmetical devices (AD) design has been developed, that is based on using of specific particularities of data input symmetry, and can provide considerable speedup, hardware abundunce reduction of developed devices due to considering of some specific properties of performed operations, simplification of design procedures, unification of design process and possibility of automation of some design procedures. Methods of functional-logical design of fast multi-operand adders and multipliers are suggested, that are based on usage of symmetric boolean functions with partial symmetry for defining functionality of these devices. The results of research work are recommended to use for design of arithmetical-logical units, contained in special processing devices, intended for digital signal processing, parallel data flow real time processing, coding and decoding devices and other tasks, that are critical to system response time.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Паулін Олег Миколайович

2. Паулін Олег Миколайович

Кваліфікація: к.т.н., 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Ящук Леонід Омелянович

2. Ящук Леонід Омелянович

Кваліфікація: д.т.н., 05.13.06

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Мещеряков Володимир Іванович

2. Мещеряков Володимир Іванович

Кваліфікація: к.т.н., 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Малахов Валерій Павлович

Власне Прізвище Ім'я По-батькові головуючого на засіданні Малахов Валерій Павлович

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності



Юрченко Т.А.