Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0408U000009

Особливі позначки: відкрита

Дата реєстрації: 09-01-2008

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Сиревич Євгенія Юхимівна
2. Syrevych Yevgeniya Yuhimivna

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.12

Назва наукової спеціальності: Системи автоматизації проектувальних робіт

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 20-11-2007

Спеціальність за освітою: 8.091503

Місце роботи здобувача: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 64.052.02

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: проспект Науки, 14, м. Харків, Харківський р-н., Харківська обл., 61166, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.51.19

Тема дисертації:

1. Верифікація моделей цифрових пристроїв, які подано мовами опису апаратури

2. Verification of HDL-Models of Digital Devices

Реферат/анотація:

1. Роботу присвячено верифікації моделей цифрових пристроїв (ЦП) на мовах опису апаратури (МОА). Автоматизація генерації тестів у рамках автоматизованого проектування ЦП дозволяє зменшити час на верифікацію та зменшити час проектування систем на кристалі. Мета роботи - розробка методів зменшення кількості тестової інформації при верифікації моделей цифрових пристроїв, які подано МОА. Удосконалено стратегію верифікації моделей ЦП, що дозволило автоматизувати верифікацію та узгодити її етапи з САПР радіоелектронної апаратури; удосконалено метод верифікації на основі синтезу тестів під час активізації шляхів у МОА-моделі; модифіковано метод побудови розрізнюючих послідовностей для ідентифікації функціональних елементів, який дозволив зменшити обсяг тесту; запропоновано подання значень діапазонами, яке дозволило зменшити кількість значень, що опрацьовуються, та виконати імплікативні процедури; запропоновано графову модель, яка дозволила виконувати просування вперед та назад.

2. The work is devoted to verification of digital devices (DD) models, represented in hardware description languages (HDL). Automation of test generation in computer-aided DD design decreases verification time and

decreases system-on-chip design time. Purpose of the work is in developing method of decreasing amount of test information at verification of models of DD, represented in hardware description languages. Improvement of verification strategy of DD-models that allowed automation of verification and coordination of its stages with CAD systems for electronics; improvement of verification methods, based on test generation with path sensitization in a HDL-model; modification of distinguishing sequences for identification of functional elements that allowed decrease of tests; development of data range representation that allowed decrease of processed values and execution of implicative procedures; and development of graph model that allowed executing propagation and justification were proposed

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Кривуля Геннадій Федорович
2. Krivulya Gennadiy Fedorovych

Кваліфікація: д.т.н., 01.05.02

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Дербунович Леонід Вікторович

2. Дербунович Леонід Вікторович

Кваліфікація: д.т.н., 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Скобцов Юрій Олександрович

2. Скобцов Юрій Олександрович

Кваліфікація: д.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Семенець Валерій Васильович

Власне Прізвище Ім'я По-батькові головуючого на засіданні Семенець Валерій Васильович

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності



Юрченко Т.А.