

# Облікова картка дисертації

## I. Загальні відомості

**Державний обліковий номер:** 0402U002493

**Особливі позначки:** відкрита

**Дата реєстрації:** 18-07-2002

**Статус:** Захищена

**Реквізити наказу МОН / наказу закладу:**



## II. Відомості про здобувача

**Власне Прізвище Ім'я По-батькові:**

1. Глушак Сергій Валеріанович
2. Glushchak Sergiy Valerianovich

**Кваліфікація:**

**Ідентифікатор ORCID ID:** Не застосовується

**Вид дисертації:** кандидат наук

**Аспірантура/Докторантура:** так

**Шифр наукової спеціальності:** 05.13.05

**Назва наукової спеціальності:** Комп'ютерні системи та компоненти

**Галузь / галузі знань:** Не застосовується

**Освітньо-наукова програма зі спеціальності:** Не застосовується

**Дата захисту:** 05-07-2002

**Спеціальність за освітою:** 7.091501

**Місце роботи здобувача:** Технологічний університет Поділля

**Код за ЄДРПОУ:** 02071234

**Місцезнаходження:** 29016, м.Хмельницький, вул.Інститутська,11

**Форма власності:**

**Сфера управління:** Міністерство освіти і науки України

**Ідентифікатор ROR:** Не застосовується

### **III. Відомості про організацію, де відбувся захист**

**Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради):** Д 05.052.01

**Повне найменування юридичної особи:** Вінницький національний технічний університет

**Код за ЄДРПОУ:** 02070693

**Місцезнаходження:** вул. Хмельницьке шосе, 95, м. Вінниця, Вінницький р-н., Вінницька обл., 21021, Україна

**Форма власності:**

**Сфера управління:** Міністерство освіти і науки України

**Ідентифікатор ROR:** Не застосовується

### **IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію**

**Повне найменування юридичної особи:** Технологічний університет Поділля

**Код за ЄДРПОУ:** 02071234

**Місцезнаходження:** 29016, м.Хмельницький, вул.Інститутська,11

**Форма власності:**

**Сфера управління:** Міністерство освіти і науки України

**Ідентифікатор ROR:** Не застосовується

### **V. Відомості про дисертацію**

**Мова дисертації:**

**Коди тематичних рубрик:** 50.09.29

**Тема дисертації:**

1. Метод і засоби тестового діагностування цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією
2. Method and means of test diagnosis of digital and microprocessor devices with the components constructed on CMOS-technology

**Реферат:**

1. Об'єкт дослідження - процес тестового діагностування цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією, що породжує проблему підвищення достовірності і ефективності виявлення несправностей динамічного типу; мета дослідження - подальший розвиток тестового комбінованого діагностування пристроїв обчислювальної техніки та систем керування, спрямований на підвищення достовірності і ефективності процесу діагностування за рахунок розроблення нових моделей, методу і засобів виявлення динамічних несправностей цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією; методи дослідження та апаратура - технічна діагностики обчислювальних пристроїв та систем, теорія множин; математична логіка, ПЕОМ; теоретичні і практичні результати - уточнено математичну модель цифрових та мікропроцесорних

пристроїв з компонентами, побудованими за КМДН-технологією, як об'єктів діагностування, вперше розроблено моделі прояву динамічних несправностей цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією, удосконалено математичну модель засобів виявлення динамічних несправностей цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією, розроблено метод виявлення динамічних несправностей цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією, модифіковано структуру системи комбінованого діагностування цифрових та мікропроцесорних пристроїв шляхом введення в неї нового блоку реєстрації короткочасних сигналів; новітність - підтверджується патентом на пристрій; ступінь впровадження - в межах галузі; сфера (галузь) використання - виробництво і експлуатація засобів обчислювальної техніки.

2. Object of research - process of test diagnosis of digital and microprocessor devices with the components constructed on CMOS-technology; the purpose of researches - development of test combined diagnosis by development of new model, method and means of revealing of dynamic malfunctions of digital and microprocessor devices with the components constructed on CMOS-technology; method of testing and instrumentation - technic diagnostics of computers, sets theory, mathematical logic, computer; idealized and practical outcomes - model of digital and microprocessor devices with the components constructed on CMOS-technology, as unit under test, new models of dynamic malfunctions of digital and microprocessor devices with the components constructed on CMOS-technology, model of means of revealing of dynamic malfunctions of digital and microprocessor devices with the components constructed on CMOS-technology, method of revealing of dynamic malfunctions of digital and microprocessor devices with the components constructed on CMOS-technology, soft hardware of revealing of dynamic malfunctions of digital and microprocessor devices with the components constructed on CMOS-technology; the novelty - confirms by the publications, the novelty of outcomes which one is established by the experts and demonstrate matching with the confirming clones; a degree of an intrusion - within the limits of branch; an orb (branch) of an intrusion - computer production and using.

**Державний реєстраційний номер ДіР:**

**Пріоритетний напрям розвитку науки і техніки:**

**Стратегічний пріоритетний напрям інноваційної діяльності:**

**Підсумки дослідження:**

**Публікації:**

**Наукова (науково-технічна) продукція:**

**Соціально-економічна спрямованість:**

**Охоронні документи на ОПВ:**

**Впровадження результатів дисертації:**

**Зв'язок з науковими темами:**

## **VI. Відомості про наукового керівника/керівників (консультанта)**

**Власне Прізвище Ім'я По-батькові:**

1. Локазюк Віктор Миколайович

2. Lokazuk Viktor Nikolayevich

**Кваліфікація:** д.т.н., 05.13.13

**Ідентифікатор ORCID ID:** Не застосовується

**Додаткова інформація:**

**Повне найменування юридичної особи:**

**Код за ЄДРПОУ:**

**Місцезнаходження:**

**Форма власності:**

**Сфера управління:**

**Ідентифікатор ROR:** Не застосовується

## **VII. Відомості про офіційних опонентів та рецензентів**

### **Офіційні опоненти**

**Власне Прізвище Ім'я По-батькові:**

1. Савченко Юлій Григорович

2. Савченко Юлій Григорович

**Кваліфікація:** д.т.н., 05.13.05

**Ідентифікатор ORCID ID:** Не застосовується

**Додаткова інформація:**

**Повне найменування юридичної особи:**

**Код за ЄДРПОУ:**

**Місцезнаходження:**

**Форма власності:**

**Сфера управління:**

**Ідентифікатор ROR:** Не застосовується

**Власне Прізвище Ім'я По-батькові:**

1. Філінюк Микола Антонович

2. Філінюк Микола Антонович

**Кваліфікація:** д.т.н., 05.13.05

**Ідентифікатор ORCID ID:** Не застосовується

**Додаткова інформація:**

**Повне найменування юридичної особи:**

**Код за ЄДРПОУ:**

**Місцезнаходження:**

**Форма власності:**

**Сфера управління:**

**Ідентифікатор ROR:** Не застосовується

**Рецензенти**

## **VIII. Заключні відомості**

**Власне Прізвище Ім'я По-батькові  
голови ради**

Мокін Борис Іванович

**Власне Прізвище Ім'я По-батькові  
головуючого на засіданні**

Мокін Борис Іванович

**Відповідальний за підготовку  
облікових документів**

**Реєстратор**

**Керівник відділу УкрІНТЕІ, що є  
відповідальним за реєстрацію наукової  
діяльності**



Юрченко Т.А.