

Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0400U002521

Особливі позначки: відкрита

Дата реєстрації: 18-10-2000

Статус: Захищена

Реквізити наказу МОН / наказу закладу:



II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Завадський Ігор Олександрович

2. Zavads'kyj Igor Oleksandrovyich

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 01.05.01

Назва наукової спеціальності: Теоретичні основи інформатики та кібернетики

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 05-10-2000

Спеціальність за освітою: 08ю02

Місце роботи здобувача: Український Гуманітарний Ліцей

Код за ЄДРПОУ: 22881403

Місцезнаходження: 01024, Україна, м.Київ, пров.Козловського, 3

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 26.001.09

Повне найменування юридичної особи: Київський національний університет імені Тараса Шевченка

Код за ЄДРПОУ: 02070944

Місцезнаходження: вул. Володимирська, 60, м. Київ, Київська обл., 01033, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Міжнародний науково-навчальний центр інформаційних технологій та систем ЮНЕСКО/МПП

Код за ЄДРПОУ: 24741741

Місцезнаходження: 03187, Київ, ГСП-680, пр.Академіка Глушкова,40

Форма власності:

Сфера управління: Національна академія наук України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 28.25.23

Тема дисертації:

1. Дослідження логічних схем з використанням шинних та комутаційних елементів
2. Logical circuits research using bus and switching elements

Реферат:

1. Дисертацію присвячено дослідженню логічних схем, побудованих з використанням нетрадиційної елементної бази - комутаційних та шинних елементів. В дисертації вводиться поняття шинної функції та шинного елементу. Побудовано моделі обчислень, в межах яких можливий синтез обчислювальних схем на комутаційних та шинних елементів, а також досліджено деякі граничні властивості цих моделей. На розглядуваній елементній базі побудовано та досліджено паралельні обчислювальні схеми для виконання таких широко вживаних операцій як множення, порівняння, додавання, модулярне множення та експоненціювання багаторозрядних чисел. Про ефективність досліджених схем свідчать отримані співвідношення їх часової та ємнісної складності.

2. The thesis is devoted to research of logical circuits constructed with using of nonconventional element base - of switching and bus elements. In a thesis the concept of the bus function and bus element is introduced. The

computational models are constructed, within the synthesis of the computing circuits using switching and bus elements, some limiting properties of these models are researched. The parallel computing circuits intended for execution of some widely used operations, such as multiplying, comparison, addition, modular multiplying and exponentiation of multibit numbers are constructed are researched on considered element base. The efficiency of the researched circuits is proved by the obtained correlations of their time and capacity complexity.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Анісімов Анатолій Васильович

2. Анісімов Анатолій Васильович

Кваліфікація: д.ф.-м.н., 01.05.01

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Асельдеров Зайнутдин Макашаріпович

2. Асельдеров Зайнутдин Макашаріпович

Кваліфікація: д.ф.-м.н., 01.05.01

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Проценко Володимир Семенович

2. Проценко Володимир Семенович

Кваліфікація: к.ф.-м.н., 01.05.01

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

**Власне Прізвище Ім'я По-батькові
голови ради**

Закусило Олег Каленікович

**Власне Прізвище Ім'я По-батькові
головуючого на засіданні**

Закусило Олег Каленікович

**Відповідальний за підготовку
облікових документів**

Реєстратор

**Керівник відділу УкрІНТЕІ, що є
відповідальним за реєстрацію наукової
діяльності**



Юрченко Т.А.