Облікова картка дисертації

I. Загальні відомості

Image not found or type unknow

Державний обліковий номер: 0400U003167

Особливі позначки: відкрита

Дата реєстрації: 06-12-2000

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Аль Кхатіб Ахмад Абдульфатах

2. Al' Kkhatib Akhmad Abdul'fatakh

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.13

Назва наукової спеціальності: Обчислювальні машини, системи та мережі

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 27-11-2000

Спеціальність за освітою: 7.091501

Місце роботи здобувача: Державний університет "Львівська політехніка"

Код за ЄДРПОУ: 02071010

Місцезнаходження: 79013, Україна, Львів-13, вул. Ст. Бандери, 12

Форма власності:

Сфера управління: Міністерство освіти України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 35.052.05

Повне найменування юридичної особи: Національний університет "Львівська політехніка"

Код за ЄДРПОУ: 02071010

Місцезнаходження: вул. С. Бандери, 12, м. Львів, Львівська обл., 79013, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Державний університет "Львівська політехніка"

Код за ЄДРПОУ: 02071010

Місцезнаходження: 79013, Україна, Львів-13, вул. Ст. Бандери, 12

Форма власності:

Сфера управління: Міністерство освіти України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.33.03

Тема дисертації:

1. Нарощувані процесорні ядра НВІС для виконання ортогональних перетворень в реальному масштабі часу

2. Scalable VLSI processor cores for orthogonal transform execution in real-time mode.

Реферат/анотація:

1. Об'єкт дослідження: Об'єкт дослідження: нарощувані процесорні ядра НВІС для виконання ортогональних перетворень в реальному масштабі часу. Мета: розробка архітектур та організація функціонування нарощуваних процесорних ядер НВІС ортогональних перетворень. Методи досліджень: обчислювальна математика, цифрова обробка сигналів, цифрові автомати, проектування комп'ютерів та НВІС, моделювання алгоритмів та апаратних засобів, експериментальні досліджідження. Теоретичні результати: алгоритми, обчислення, принципи побудови процесорних ядер НВІС ортогональних перетворень. Практичні результати: побудова процесорів ортогональних перетворень. Результати впроваджені в науково-дослідних держбюджетних темах та навчальному процесі. Економічний ефект: за рахунок скорочення термінів проектування процесорів ортогональних перетворень. Сфери використаня: науково-дослідні, проектні організації, вища технічна освіта, техніка.технічна освіта, техніка.

2. Object: scalable VLSI processor cores for orthogonal transforms computation in real-time mode. Objective: development of architectures and functionality organization of scalable VLSI orthogonal transforms processor

cores. Technics: computation mathematics, digital signal processing, computer and VLSI development, algorithms and hardware simulation, research experiments. Theoretical value: algorithms of computation, scalable VLSI orthogonal transforms processor cores design principles. Practical value: development of orthogonal transforms processors. Results are applied in state research projects and education. Economical effect: due to orthogonal transforms processors development terms reduction. Utilization domain: scientific, research, and development organizations, higher technical education, technology.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Мельник Анатолій Олексійович
2. Мельник Анатолій Олексійович

Кваліфікація: д.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Николайчук Ярослав Николайович

2. Николайчук Ярослав Николайович

Кваліфікація: д.т.н., 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Попов Богдан Олександрович

2. Попов Богдан Олександрович

Кваліфікація: д.ф.-м.н., 01.01.07

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Варіченко Леонід Вікторович

2. Варіченко Леонід Вікторович

Кваліфікація: к.т.н., 05.13.11

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Мандзій Богдан Андрійович

Власне Прізвище Ім'я По-батькові головуючого на засіданні Мандзій Богдан Андрійович

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності



Юрченко Т.А.