Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0407U002954

Особливі позначки: відкрита

Дата реєстрації: 02-07-2007

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Халед Баракат Алі Баракат

2. Khaled Barakat Ali Barakat

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: так

Шифр наукової спеціальності: 05.13.13

Назва наукової спеціальності: Обчислювальні машини, системи та мережі

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 07-06-2007

Спеціальність за освітою: 7.090601

Місце роботи здобувача: Донецький національний технічний університет

Код за ЄДРПОУ: 02070826

Місцезнаходження: 85300, Україна, м. Покровськ, пл. Шибанкова, 2

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): К 11.052.03

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Донецький національний технічний університет

Код за ЄДРПОУ: 02070826

Місцезнаходження: 85300, Україна, м. Покровськ, пл. Шибанкова, 2

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.43.17

Тема дисертації:

1. Методи оптимізації композиційних мікропрограмних пристроїв керування з розділенням кодів на FPGA

2. The Methods of optimization of composite microprogramm control units with code division on FPGA

Реферат/анотація:

1. Об'єктом дослідження є композиційний мікропрограмний пристрій керування (КМПК) з розділом кодів на FPGA. Ціль роботи складається в мінімізації апаратурних витрат комбінаційної частини автомата адресації та оптимізації ємності керуючої пам'яті в КМПК з розділом кодів при реалізації на FPGA. У процесі рішення сформульованих у роботі задач застосовувався формальний апарат теорії кінцевих автоматів, теорії множин і булевої алгебри. В результаті досліджень отримані нові структури та методи синтезу КМПК з перетворенням адрес мікрокоманд на основі КМПК з розділом кодів, що дозволяють зменшити ємність керуючої пам'яті при реалізації на FPGA. Сферою застосування є підприємства, які розробляють схеми реконфігурованих цифрових пристроїв на ПЛИС.

2. Object of research is the composite microprogram control unit (CMCU) with codes division on FPGA. The purpose of work consists in minimization of hardware expenses of a combinational part of the addressing automat and capacity optimization of control memory in CMCU with codes division at realization on FPGA. During the decision of the tasks, formulated in work, the formal theory of finite control units, theory of sets and Boolean

algebra was used. As a result of researches the new structures and methods of CMCU synthesis with transformation of microcommands addresses based on a CMCU with codes division are received, allowing to reduce capacity of control memory at realization on FPGA. The area of application are the enterprises, which develop the circuits of reconfigurable digital devices on PLIC.

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Мальчева Раїса Вікторівна
2. Malcheva Raisa Viktorovna

Кваліфікація: к.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Скобцов Юрій Олександрович
2. Скобцов Юрій Олександрович

Кваліфікація: д.т.н., 05.13.13

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Опанасенко Володимир Миколайович
2. Опанасенко Володимир Миколайович

Кваліфікація: к.т.н., 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Башков Євген Олександрович

Власне Прізвище Ім'я По-батькові головуючого на засіданні Башков Євген Олександрович

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності



Юрченко Т.А.