Облікова картка дисертації

I. Загальні відомості

Державний обліковий номер: 0402U001523

Особливі позначки: відкрита

Дата реєстрації: 24-05-2002

Статус: Захищена

Реквізити наказу МОН / наказу закладу:

II. Відомості про здобувача

Власне Прізвище Ім'я По-батькові:

1. Скворцова Ольга Борисівна

2. Skvortsova Ol'ga Borysivna

Кваліфікація:

Ідентифікатор ORCID ID: Не застосовується

Вид дисертації: кандидат наук

Аспірантура/Докторантура: ні

Шифр наукової спеціальності: 05.13.12

Назва наукової спеціальності: Системи автоматизації проектувальних робіт

Галузь / галузі знань: Не застосовується

Освітньо-наукова програма зі спеціальності: Не застосовується

Дата захисту: 23-04-2002

Спеціальність за освітою: 7.080403

Місце роботи здобувача: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

III. Відомості про організацію, де відбувся захист

Шифр спеціалізованої вченої ради (разової спеціалізованої вченої ради): Д 64.052.02

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: проспект Науки, 14, м. Харків, Харківський р-н., Харківська обл., 61166, Україна

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

IV. Відомості про підприємство, установу, організацію, в якій було виконано дисертацію

Повне найменування юридичної особи: Харківський національний університет радіоелектроніки

Код за ЄДРПОУ: 02071197

Місцезнаходження: 61166, м. Харків, пр. Науки, 14

Форма власності:

Сфера управління: Міністерство освіти і науки України

Ідентифікатор ROR: Не застосовується

V. Відомості про дисертацію

Мова дисертації:

Коди тематичних рубрик: 50.51.17

Тема дисертації:

1. Проектування тестів для послідовносних функ-ціональних схем, що реалізовані у програмова-ній логіці

2. Test Generation for sequental functional circuits, that realized in programmable logic

Реферат/анотація:

1. Робота присвячена розробці структурно-функціо-нальних моделей послідовносних схем і удосконаленню методів генерації тестів для зменшення часу верифікації цифрових систем на стадіях їх автоматизованого проектування й імплементації в кристалах ПЛІС. Удосконалені концептуаль-на і структурна моделі примітивного автомата, що дає мож-ливість описувати тригерні схеми в однотактному автомат-ному форматі змінних для моделювання їхньої справної по-ведінки; удосконалена модель послідовносного пристрою для реалізації структурно-функціонального П-алгоритму, що дозволяє будувати адекватні кубічні покриття для тригерних структур і дає можливість зменшити час їхнього аналізу; модифіковані моделі генерації тестів для верифікації цифро-вих систем на основі генетичних алгоритмів, що дозволяють зменшити час обробки цифрових схем великої розмірності; модернізований метод детермінованої генерації тестів, що дозволяє з гарантованою повнотою будувати тести для послі-довносних схем в одній копії ітеративної моделі.

2. The thesis is devoted to the development structural-functional models of sequential circuits and modernization of test generation methods for decreasing of digital systems verification time during all stages of CAD and implementation to FPGA, CPLD chip. Conceptually and structurally complicated model of primitive automata for trigger structures description in one-frame automata format for modeling their fault-free behavior are modernized; sequential device model for realization structural-functional Π-algorithm for adequate cubic covering creation for trigger structures for decreasing of analysis time modernized; model of test generation for digital devices verification based on genetic algorithm method for decreasing of for big sequential circuits time modified; modernization of deterministic test generation method that allows test generation for sequential circuits in one copy of iterative model

Державний реєстраційний номер ДіР:

Пріоритетний напрям розвитку науки і техніки:

Стратегічний пріоритетний напрям інноваційної діяльності:

Підсумки дослідження:

Публікації:

Наукова (науково-технічна) продукція:

Соціально-економічна спрямованість:

Охоронні документи на ОПІВ:

Впровадження результатів дисертації:

Зв'язок з науковими темами:

VI. Відомості про наукового керівника/керівників (консультанта)

Власне Прізвище Ім'я По-батькові:

1. Хаханов Володимир Іванович
2. Khakhanov Volodymyr Ivanovych

Кваліфікація: д.т.н., 05.13.05

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

VII. Відомості про офіційних опонентів та рецензентів

Офіційні опоненти

Власне Прізвище Ім'я По-батькові:

1. Харченко Вячеслав Сергійович

2. Харченко Вячеслав Сергійович

Кваліфікація: д.т.н., 20.02.14

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Власне Прізвище Ім'я По-батькові:

1. Литвинова Євгенія Іванівна

2. Литвинова Євгенія Іванівна

Кваліфікація: к.т.н., 05.13.12

Ідентифікатор ORCID ID: Не застосовується

Додаткова інформація:

Повне найменування юридичної особи:

Код за ЄДРПОУ:

Місцезнаходження:

Форма власності:

Сфера управління:

Ідентифікатор ROR: Не застосовується

Рецензенти

VIII. Заключні відомості

Власне Прізвище Ім'я По-батькові голови ради Семенець Валерій Васильович

Власне Прізвище Ім'я По-батькові головуючого на засіданні Семенець Валерій Васильович

Відповідальний за підготовку облікових документів

Реєстратор

Керівник відділу УкрІНТЕІ, що є відповідальним за реєстрацію наукової діяльності



Юрченко Т.А.